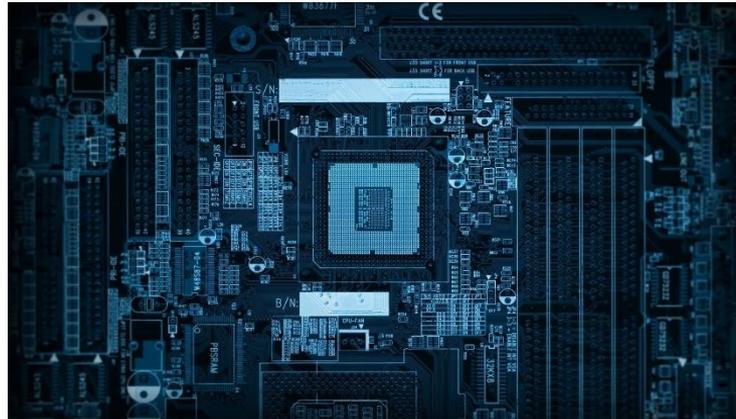




Universidad  
Continental

# Presentación de la asignatura Arquitectura del Computador

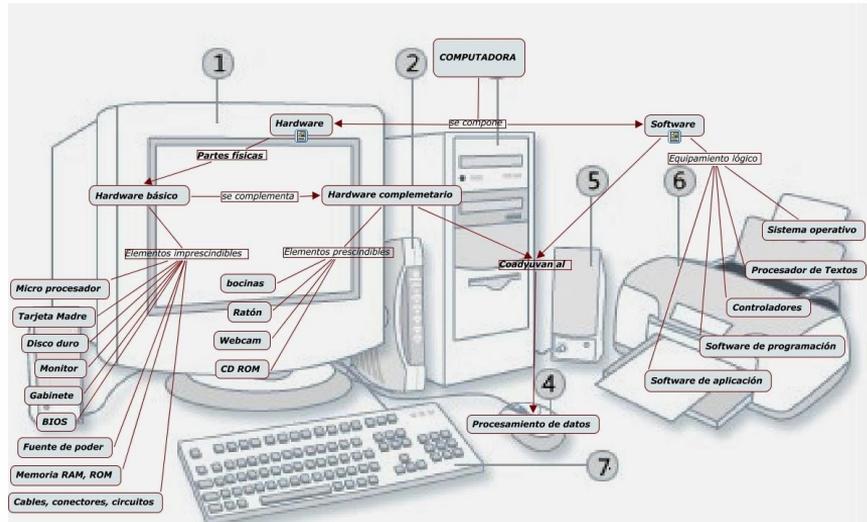
## Ing. Alex Peña Romero





# Arquitectura del computador

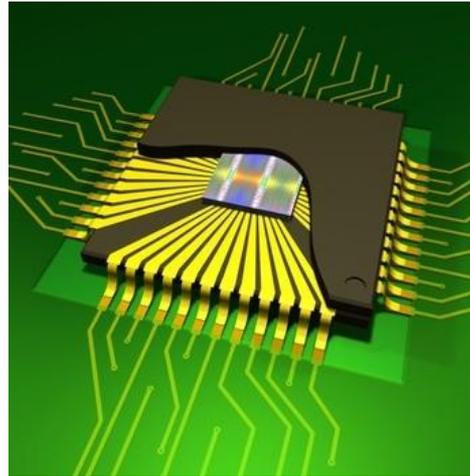
Esta asignatura tiene como propósito, servir como base de conocimiento para el diseño o implementación del hardware de sistemas computacionales.





# Resultado de aprendizaje

Al finalizar la asignatura, estarás en la capacidad de analizar y describir el proceso de funcionamiento de un computador considerando términos y restricciones relacionados a los recursos de hardware que se pudieran requerir en una organización.





# Organización de los aprendizajes

Unidad I	Unidad II	Unidad III	Unidad IV
Arquitectura y funcionamiento de los sistemas computacionales	Unidad central de proceso, memoria y buses	Dispositivos de entrada y salida	Lenguaje ensamblador



# Unidad I: Arquitectura y funcionamiento de los sistemas computacionales

## Resultado de aprendizaje:

- El estudiante será capaz de identificar las características más relevantes de los recursos de hardware de un sistema computacional.

## Contenidos:

1. Introducción y organización.
2. Historia del computador.
3. El computador electrónico digital.

## Actividad:

- Identifica el tipo de arquitectura de cualquier hardware de sistema computacional.





# Unidad II: Unidad central de proceso, memoria y buses

## Resultado de aprendizaje:

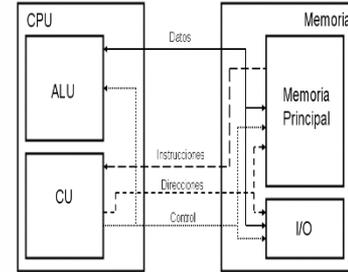
- El estudiante será capaz de diseñar sistemas computacionales como parte de la solución de hardware propuesto.

## Contenidos:

- Unidad central de proceso
- La memoria
- Los buses

## Actividad:

- Elabora un plano de sistema computacional basado en los requerimientos.





# Unidad III: Dispositivos de entrada y salida

## Resultado de aprendizaje:

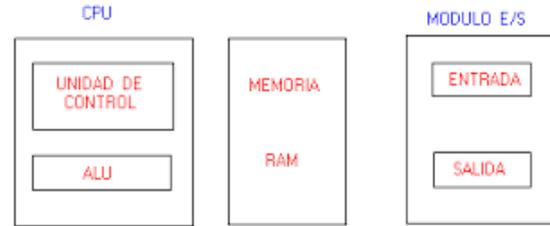
- El estudiante será capaz de identificar los tipos y modelos de dispositivos de entrada y salida

## Contenidos:

- 1.DOS
- 2.Sistemas de archivos
- 3.Puertos y periféricos
- 4.Acceso

## Actividad:

- Realizar pruebas en el sistema operativo DOS para configurar el hardware.





# Unidad IV: Lenguaje ensamblador

## Resultado de aprendizaje:

- El estudiante será capaz de elaborar programas utilizando el lenguaje ensamblador para el control del hardware.

## Contenidos:

- Estructura de los registros
- Instrucciones básicas
- Estructuras repetitivas
- Mapeo de memoria

```
-u 100 1a
OCFD:0100 BA0B01      MOV  DX,010B
OCFD:0103 B409      MOV  AH,09
OCFD:0105 CD21      INT  21
OCFD:0107 B400      MOV  AH,00
OCFD:0109 CD21      INT  21
-d 10b 13f
OCFD:0100                48 6F 6C 61 2C
OCFD:0110                20 65 73 74 65 20 65 73-20 75 6E 20 70 72 6F 67
OCFD:0120                72 61 6D 61 20 68 65 63-68 6F 20 65 6E 20 61 73
OCFD:0130                73 65 6D 62 6C 65 72 20-70 61 72 61 20 6C 61 20
OCFD:0140                57 69 68 69 70 65 64 69-61 24
                                     Hola,
                                     este es un prog
                                     rama hecho en as
                                     sembler para la
                                     Wikipediã$
```

## Actividad:

- Elaborar programas en lenguaje ensamblador para control de hardware



# Recursos educativos virtuales

- Video clases
- Podcast
- Foros
- Biblioteca virtual



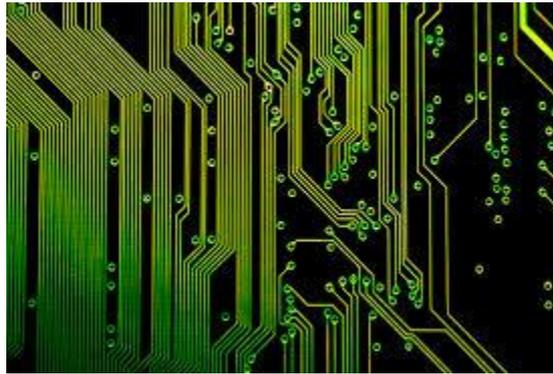


# Recomendaciones finales

- En las sesiones virtuales de cada semana, guiaré tu aprendizaje, orientaré el desarrollo de actividades y atenderé tus dudas e inquietudes.
- Con estas indicaciones, estamos listos para iniciar nuestra asignatura.



# Bienvenido a la asignatura de **Arquitectura del computador**



[ucontinental.edu.pe](http://ucontinental.edu.pe)